

Sponsoren, Aussteller & Referenten

Firmen

ADL Embedded Solutions GmbH	EGGENWIL
Arendi AG	HOMBRECHTIKON
AVNET EMG Silica/Microsoft	ROTHRIST
bbv Software Services AG	LUZERN
bytes at work AG	WINTERTHUR
CSA Engineering AG	SOLOTHURN
DMB Technics AG	HÜNENBERG
Elma Electronic AG	WETZIKON
Embedded Development GmbH	NEUENHOF
Emtrion GmbH	KARLSRUHE, D
Enclustra GmbH	ZÜRICH
Ergon Informatik AG	ZÜRICH
EVOCEAN GmbH	ROTKREUZ
exceet electronics AG	ROTKREUZ
Fabrimex Systems AG	VOLKETSWIL
FINELINE Global	LUZERN
FlowCAD Schweiz AG	MÄGENWIL
Glyn GmbH & Co. KG	ESSLINGEN
Hilscher Swiss GmbH	SOLOTHURN
Hoffmann + Krippner Schweiz GmbH	GEROLDSWIL
Ineltro AG	REGENSDORF
Kontron Europe GmbH/Ineltro AG	AUGSBURG, D
MicroSys Electronics GmbH	SAUERLACH, D
Neratec Solutions AG	BUBIKON
Noser Engineering AG	WINTERTHUR
NXP Semiconductors	GENÈVE
Simpex Electronic AG	WETZIKON
Solcept AG	WETZIKON
SQC AG	RORSCHACHERBERG
Supercomputing Systems AG	ZÜRICH
Triadem Solutions AG	BIEL/BIENNE
WAGO Contact AG	DOMDIDIER

Hochschulen

Berner Fachhochschule – Technik & Informatik	BURGDORF
FHNW – Institut für Mikroelektronik	WINDISCH
Hochschule Luzern – Technik & Architektur	HORW
HSR – InES	RAPPERSWIL
ZHAW – InES, Institute of Embedded Systems	WINTERTHUR

Sponsoren



Veranstaltungsort

ZHAW Campus (Ausstellung ist in der Mensa)

Technikumstrasse 9, 8401 Winterthur



Anmeldung

Anmeldung bis spätestens am 31. August 2017

www.swisst.net/ecc17.html

Partner



polyscope¹

SMART TECH

Das Industrie-Magazin für Produktion und Fertigung

swisst.net
swiss technology network

Wir freuen uns auf Ihre Teilnahme!

Swiss Technology Network

Industriestrasse 4a, 8604 Volketswil

Tel. +41 44 947 50 90, Fax +41 44 947 50 99

info@swisst.net, www.swisst.net



Dienstag, 5. September 2017

08.30–09.00	Registrierung			
09.00–10.00	Begrüssung & Referat «The history and spirit of C» von Olve Mauda, Software/System Developer, Cisco Systems Oslo			
10.00–10.30	Kaffeepause/Ausstellung			
	Stream 1/Raum TH 343 – Hardware	Stream 2/Raum TL 203 – Kommunikation	Stream 3/Raum TL 201 – Software	Stream 4/Raum TL 202 – Methoden & Tools
A 10.30–12.00	SoC Systeme ultra-schnell entwickeln mit Vivado und Visual System Integrator. Patrick Müller, Enclustra GmbH	Prozessdaten ab Real-Time-Ethernet (EtherCAT & PROFINET), auslesen, parsen, darstellen und Cloud System zur Verfügung stellen. Andreas Läng, Hilscher Swiss GmbH	Linux und harte Echtzeit mit AMP. Urs Fässler, bbv Software Services AG	Einfache hilfreiche Tools aus der Praxis. Urs Böhm, Noser Engineering AG
	Partitionierung von rechenintensiven Aufgaben zwischen FPGA und CPUs. Tobias Welti, ZHAW – InES, Institute of Embedded Systems	Zustandsüberwachung von Maschinen mit Wireless Sensoren. Matthias Müller, Neratec Solutions AG	11 Jahre Pionierarbeit im Internet der Dinge: Rück- und Ausblick. Dr. Gert Brettlecker, Ergon Informatik AG	Testen von sicherheitskritischer Embedded Software mit frei verfügbaren Tools – ein Erfahrungsbericht. Martin Mühlemann, CSA Engineering AG
	Performance of Smartphones while scanning low power Bluetooth Smart Beacons (Englisch). Cornel Brülisauer, ZHAW – InES, Institute of Embedded Systems	Funkbasierter Datenlogger für die Schweizerische Vogelwarte. Prof. Roger Weber, Berner Fachhochschule – Technik und Informatik	Wie mache ich Microsoft Windows 10 IoT Enterprise industrietauglich? Martin Grossen, AVNET EMG Silica/Microsoft	Modellgetriebene Entwicklung mit CIRO, einer UML-Erweiterung mit Fokus auf Embedded Systeme. Johannes Scheier, ZHAW – InES, Institute of Embedded Systems
12.00–13.15	Mittagspause/Lunch/Table Top			
B 13.15–14.45	Erhöhung der Systemsicherheit durch die Wahl ECC geeigneter Prozessoren und Speicher. Kei Thomsen, MicroSys Electronics GmbH	Blockchain Enabled IoT Applications. Alain Brenzikofer, Supercomputing Systems AG (SCS AG)	Security-Modelle für BIOS, Applikation und gegen Reverse Engineering. Stefan Eberhardt, Kontron Europe GmbH/ Ineltro AG	IoT wird Realität: Fallstricke bei der Umsetzung. Christoph Speck, bbv Software Services AG
	Flex- und Rigid-Flex Leiterplatten Technologie, von der Materialauswahl bis zu Design-Rules. Albert Schweitzer, FineLine Gesellschaft für Leiterplattentechnik GmbH	Die Bausteine eines IoT Projekts im industriellen Mittelstand. Ralf Krippner, Hoffmann+Krippner Schweiz GmbH	Höhere Security durch frühe Entwurfsentscheidungen. Willi Flühmann, Noser Engineering AG	Nutzenbasierte Geschäftsmodelle für die Digitalisierung. Dr. Michael Eisenring, Noser Engineering AG
	Display (TFT) und Touch – Wichtige Eckdaten / Einstellungen. Pierre Käser, DMB Technics AG	Möbelschloss mit Cloud und HomeKit-Anbindung. Florian Portmann, Arendi AG	Software für Embedded Systeme – aber sicher! Peter Huber, Triadem Solutions AG	Key Aspects for sustainable Product Development (Englisch). Bernard Rygaert, EVOCEAN GmbH
14.45–15.30	Kaffeepause/Coffee break/Table Top			
C 15.30–17.00	Hochpräzises Auswertesystem für induktive Messtaster basierend auf einem Mixed Signal ASIC. Hannes Diethelm, HSR – InES	Ethernet – Embedded LAN Designs. Peter Voser, Embedded Development GmbH	Funktionale Sicherheit: Wie macht man das? Andreas Stucki, Solcept AG	Virtual Prototyping und Co-Simulation von Hard- und Software von Embedded Systemen. Simon Zubler, FlowCAD Schweiz AG
	Pollenidentifikation in Echtzeit. Andreas Albisser, Hochschule Luzern – Technik & Architektur	Energieeffizienter und günstiger LoRa-Knoten betrieben mit Solarenergie. Manuel Brüttsch, ZHAW – InES, Institute of Embedded Systems	FPGA Entwicklung für sicherheitskritische Anwendungen. Christoph Meyer & Rafael Reimann, FHNW – Institut für Mikroelektronik	Das «Pippilotta» Prinzip für ARM MCUs. Peter Dörwald, Glyn GmbH & Co. KG
	Intelligenter Turnschuh als energieautarkes Wearable. Juan-Mario Gruber, ZHAW – InES, Institute of Embedded Systems	Deterministic Ethernet based on IEEE802.1 Time Sensitive Networking Standard (Englisch). Franck Roux, NXP Semiconductors	Hard- und Softwareaspekte zur Performance Optimierung von embedded Systemdesigns. Kei Thomsen, MicroSys Electronics GmbH	Embedded Linux on SoC: Comparison Altera Xilinx. Matthias Frei, ZHAW – InES, Institute of Embedded Systems
17.00–18.00	Apéro/Ausstellung/Verlosung			